Partial English Translation of

LAID OPEN unexamined

JAPANESE PATENT APPLICATION

Publication No. 61-59793

From line 16 of the upper right column to line 20 of the lower right column on page 2

[Embodiments]

Figure 1 is a diagram showing a structure of the energy band of a heterojunction bipolar transistor. Figures 1(a), 1(b) and 1(c) refer to the thermal equilibrium state, the saturation state, and the active state thereof, respectively. In the saturation state of Figure 1(b), electrons are injected into the base region from the emitter region and the collector region while holes are confined as a base current carrier. The electrons and the holes, which are confined in a region where the band gap energy is lower, recombine to emit light and cause laser oscillation by a resonator provided in the base or a portion therearound. On the other hand, when the state is transited into the active state shown in Figure 1(c), a reverse bias is applied to the base/collector junction to spread the depletion layer. Accordingly, the electrons that are injected from the emitter region are rapidly absorbed into the collector region without recombining with the holes. In other words, a transistor operation without light emission is performed in the active state.

An object of the present invention is to control supply of the base

current, that is, holes, into the base region.

Figure 2 illustrates the first embodiment according to the present invention. In Figure 2, an n-type InP substrate denoted by reference number 201 and an n-type In epitaxial layer denoted by reference number 202 together form a collector layer. Further, in the drawing, reference number 203 denotes a p-type InGaAsP layer serving as a base layer (active layer) and reference number 204 denotes an n-type InP layer serving as an emitter layer. Reference numbers 205 and 206 in the drawing denote each graft base layer located independently from the base layer 203, and reference numbers 207, 208, 209 and 210 denote a collector electrode, an emitter electrode, a base electrode 1 and a base electrode 2, respectively. Reference number 211 in the drawing denotes an insulating film. Moreover, a Fabry-Perot resonator is formed between reference numbers 212 and 213.

In Figure 2, the hole, which are supplied from the base electrodes into the base layer (active layer) 203 through the graft base layers 205 and 206, combine with electrons that are injected from the emitter layer and the collector layer to the base layer 203, to emit a light h μ whose wavelength is in proportion to that of the bandgap energy E_{g2} shown in Figure 1(a). Since the base layer 203 is surrounded at both sides and upper and lower portions thereof by InP having a lower refractivity, light is confined in the base layer (active layer) 203 and is resonated by the Fabry-Perot resonators 212 and 213. Accordingly, the light is emitted from the end facet thereof as a laser light.



PATENT ABSTRACTS OF JAPAN

(21) Application number: 59181306

(51) Intl. Cl.: H01S 3/18

(22) Application date: 30.08.84

(30) Priority:

(71) Applicant: MATSUSHITA ELECTRIC IND CO LTD

(43) Date of application

(72) Inventor: SHIBATA ATSUSHI

publication:

MORI YOSHIHIRO IGA KENICHI

(84) Designated contracting states:

(74) Representative:

(54) SEMICONDUCTOR LIGHT EMITTING ELEMENT

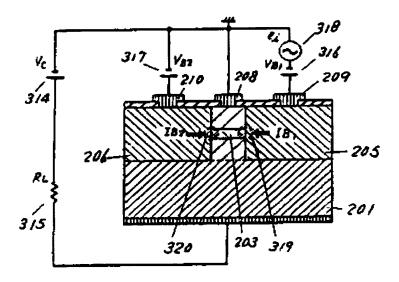
27.03.86

(57) Abstract:

PURPOSE: To enable the lightemitting position to be changed, by supplying a base region of a transistor having one or more heterojunctions with current from a plurality of independent base electrodes.

CONSTITUTION: A base layer (active layer) 203 is provided between collector layer 201 and 202 and an emitter layer 204. Graftbase layers 205 and 206 are then provided on both sides of the base layer 203. Light is emitted at a laser light emitting position 319 by the current IB1 from the graft-base layer 205. On the other hand, light is emitted at a laser light emitting position 320 by the current IB2 from the graft-base layer 206. The currents IB1 and IB2 can be changed by means of a single 318 so as to also change the positions where laser light is emitted. Further, it is also possible to change the light emittance at the positions 319 and 320 in the same way.

COPYRIGHT: (C)1986,JPO&Japio



⑩ 公 開 特 許 公 報 (A) 昭61-59793

@Int Cl. 1

識別記号

庁内整理番号

④公開 昭和61年(1936) 3月27日

H 01 S 3/18

7377-5F

審査請求 未請求 発明の数 1 (全5頁)

半導体発光素子 の発明の名称

> 願 昭59-181306 創特

願 昭59(1984)8月30日 22出

柴 70発明者

淳

門真市大字門真1006番地 松下電器產業株式会社内

四発 明 者 森

の出 願

弘 義 健一

門真市大字門真1006番地 松下電器產業株式会社内 町田市つくし野2-33-10

郊発 明 者 伊 賀 松下電器産業株式会社 人

門真市大字門真1006番地

弁理士 中尾 敏男 の代 理

 \blacksquare

外1名

1、発明の名称

半導体発光索子

- 2、特許請求の範囲
 - (1) エミッタ領域とペース領域とコレクタ領域を 備え、すくなくとも 1 つ以上のヘテロ接合を有す るトランジスタの前記ペース領域へのペース電流 を独立した複数個のペース電極から供給し、前記 ペース領域あるいは前記ペース領域を囲む領域に 光の共振装置を具備した半導体発光浆子。
 - (2) エミッタ領域かよびコレクタ領域は、ペース 領域よりもパンドギャップエネルギーが大きい半 導体材料より成る特許請求の範囲第1項に記載の 半導体発光索子o
 - (3) ベース電極から供給するペース低流を制御す ることによって、発光強度を可変する特許請求の 範囲第1項に記載の半導体発光累子。
 - (4) ペース電極から供給する各々のペース電流の 大きさを制御するととによって、発光位置を可変 する特許請求の範囲第1項に記収の半導体発光器

子。

- (5) ペース領域にエミッタ領域あるいはコレクタ 領域より注入される電流キャリアを、前記ペース 領域の特定箇所に選択的に集中させる電流狭窄部 あるいは電流阻止部を具備した特許請求の範囲第 1 項に記載の半導体発光素子。
- (6) 電流狭窄部あるいは電流阻止層によって複数 のペース領域に分離し、前記複数のペース領域へ の各々のペース電流を制御することによって発光 位置を可変する特許請求の範囲第5項に記載の半 導体発光累子 o
- (7) ペース層の複数の発光位置に対応して光導波 路層と回折格子とを備えた特許請求の範囲第1項 記載の半導体発光索子。
- 3、発明の詳細な説明

産業上の利用分野

本発明は半導体発光素子に関するものであり、 特に発光位置を側御できる点から光情報処理分野 に利用できるものである。

従来例の構成とその問題点

半導体発光素子である半導体レーザの研究開発の方向は、動的単一モード化や非点収差の改善と可視半導体レーザあるいは高出力化といったテーマで通信系をよび情報処理関連に かける素子特性の向上が主である。これらの要求から、半導体レーザは、構造と材料の面から多くの種類のものが発表されている。

半導体レーザの発光は、活性層と呼ばれる屈折 率および利得の大きい半導体層から放射される。

しかし、その発光位置を離散的あるいは連続に可変するととは、活性層およびクラッド層の構造、更に電流注入する利得から困難であった。従来、発光の放射角を可変するととについては、回折格子を用いて発振波長を光帰還、温度、圧力あるいは磁射角をで変化させるととによって、光の光光位度を変化させるととが発表されている(例えば特公昭59-10596号)。との方法によれば、100人の波長シフトによって2°の角度変化が得られるとしている。この従来例では、発振波長を変化させねばならず、単一波長が要求

本発明は、ペース領域へのペース電流いわゆる 正孔の供給を制御するところに目的がある。

 される光通信あるいは光情報処理分野には不適当 であった。また発光位置を可変することはできない。

発明の目的

本発明は、従来例の欠点に鑑みて成されたものであり、発振波長を変化させることなくレーザー 光の発光位置を変えることを目的とする。

発明の構成

本発明は、エミッタ領域・ベース領域・コレクタ領域を備えすくなくとも1つ以上のヘテロ接合を有するトランジスタのベース領域へのベース電流を独立した複数個のベース電極から供給し、ベース領域あるいはベース領域を囲む領域に光の共振装置を具備することにより、トランジスタの発光位置を変化させることを可能とするものである。

奥施例の説明

第1図に、ヘテロ接合バイボーラ・トランジスタのエネルギー・パンド構造図を示す。第1図(a)は、熱平衡状態、同図(b)は飽和状態、同図(c)は能動状態をそれぞれ示す。第1図(b)に示す飽和状態

届(活性層)を示し、204はn型のInP 層でエミッタ層を示す。同図に於て205及び208は、ペース層203に対して独立に存在するグラフト・ペース層を示し、207,208,209かよび210は、コレクタ電極,エミッタ電極,ペース電極1、ペース電極2をそれぞれ示す。同図に於て211は絶縁腹を示している。さらに、212および213間はファブリ・ペロー共振器が構成されている。

さて、第2図に於て、ベース電極からグラフト・ペース層205,206を経てペース層(活性層)203に供給される正孔は、エミッタ層からペース層203に注入される電子と再結合し、第1図(a)に示すパンド・ギャップ・エネルギーEg2 に比例したで長の光ムルース層203が上下左右を屈折率の低いInP で囲まれているのでペース層(活性層)203内にとじ込められ、ファブサーものでは、コーザー光として端面より放射される。

第3図は、本発明に係る半導体発光素子へのバイアス電圧の印加例を示す。独立に設けたグラフト・ペース層 $2 \circ 6$ 、 $2 \circ 6$ には、電極 $2 \circ 9$ 、 $2 \circ 1$ のを介してエミッタ電極 $2 \circ 8$ に対してバイアス電圧 V_{B1} (316) と V_{B2} (317) が、コレクタ層 $2 \circ 1$ には負荷抵抗 R_L (315)を介してバイアス電圧 V_C (314)が印加される。バイアス電圧 V_{B1} とが等しければ、ベース電流 I_{B1} と I_{B2} が等しくなるので、ベース層 $2 \circ 3$ とグラフト・ペース層 $2 \circ 5$ 、 $2 \circ 6$ との接触部近傍において等しい強さのレーザー発光 $3 \circ 1$ 9、3 20 を得る。

この状態で、ペース電極1(209)にパイアス電圧 VB1(316)と信号電圧 e1(318)を加える。信号電圧 e1(318)が、エミッタに対して正に大きくなった場合、ペース電流 IB1 は IB2 よりも大きくなる。その結果、グラフト・ペース205側のペース層の利得が増大してレーザー発光319は、レーザー発光320よりも強くなる。逆に、信号電圧 e1(318)がエミッタに対して負に大き

電子をグラフト・ベース層205および208側
にスプリットさせるようにしている。電流阻止層
421は、高抵抗層などを用いれば良く、エミッ
タ暦204あるいはコレクタ暦201内にエピタ
キシャル成長法などによって形成することができ
る。このような電流阻止層あるいは電流狭窄層
421を設けることによって、レーザー発光位置
319および320を一層明確に変位させること
が可能となる。

第 5 図は、本発明に係る第 3 の実施例を示すものであり、いわゆる面発光型レーザーに適用した場合を示す。第 5 図に於て、2 0 1 はコレクタ、2 0 4 はエミッタ、2 0 3 はペース、2 0 7 はコレクタ電極、2 0 8 はエミッタ電極、2 0 9 およびペース電極1 およびペース電極2、3 1 9 と3 2 0 はレーザー発光、5 2 2 および 5 2 3 は多層膜(例えば、InPと InGaAsP あるいはA&GaAs と GaAs による多層膜)を示し、共振器を形成している。エミック電極2 0 7 が対向している線上の近傍のペ

また、ベース電流 I B1 と I B2 とを等しくして その総和量の大きさを可変するととによって、レ ーザー発光位置 3 1 9 と 3 2 0 の各々の発光量を 等しくしたままで可変することができる。

第4図は、本発明に係る第2の実施例を示す。 基本的な構造は第2図に示す実施例と同じであるが、レーザー発光位置319および320を信号 電圧 ei(318)によって明確に変位させるために、ベース層203に注入される電子を正孔と再結合 しやすいように電流狭窄層421もしくは電流阻 止層421を形成している。本実施例では、電流 阻止層421を使用して、ベース層に注入される

ース電極209かよび210より供給されるベース電流によって、発光を生じ共振器522かよび523によってレーザー発光となり、レーザー発光319と320を生じる。共通エミッタとして定電流源を接続した回路に於ては、ベース電極209かよび210に印加する電圧の大小に応じて発光319かよび320を変化させ、発光位置を明確に可変するととができる。

第6図は、本発明に係る第4の実施例を示す。 基本的な構造は第2図に示す実施例と同じであるが、レーザー発光位置319かよび320を信号 電圧 e (318)によって明確に変位させるために ペース層203に注入される電子を正孔と再結合 しやすいように電流阻止層624を形成した、ペー ス層をベース層203とベース層20がとに入る明 の第2の実施例と異なり、ベース層203とに発明 の第2の実施例と異なり、ベース層203とで発明 阻止層624によってベース層203との分割に 203とに完全に分割した点にある。との分割に よって光のカップリングによるモード不安定性を なくしてレーザー発光位置319および320を より一層明確に変位させることが可能となる。

第7図は、本発明に係る第5の実施例を示す。 基本的を構造は第6図に示す契施例と同じである が、レーザー発光位置319および320亿対応 してコレクタ層201 側に回折格子G, Gっを介 して光導波路層 およびて26を形成した。本契施 例では、第B図に示した本発明の第4の実施例と 異なり、ペース層203を電流阻止層724によ ってペース暦203と203とに分離してそれに 対応して光導波路層で25およびで26を設けた 点に特徴がある。これによって、光導波路層で25 およびて20を介して光の授受を可能にするもの である。なお、発光位置に対応した光導放路層は、 エミッタ側に設けても良い。また、光導波路屈 725,726は、分離したペース陥203, 203に対応するだけでなく、第2図に示す第1 の実施例のような分離されていないペース層 203 に対しても形成することができる。

以上のように、p型化合物半導体例えばInGaAsP

種のメモリ効果を示すものであって、今後のオプトエレクトロニクス技術、特に情報処理関連における光論理子への応用、あるいは光学ピック・アップへの応用などが考えられ、価値あるものである。なお、本発明の実施例では、InPとInGaAsP系を用いていたがA&GaAsとGaAsあるいはA&InPとA&InGaPなどにおいても同様の光子構造と特性を得ることができる。また、npn型トランジスタを実施例に出したがpnp型トランジスタを実施例に出したがpnp型トランジスタであっても同様の効果が得られる。

4、図面の簡単な説明

第1図(a)~(c) は本発明に係る半導体発光素子のパンド・ギャップ・エネルギー構造図、第2図は本発明に係る半導体発光素子の第1実施例の断面図、第3図は本発明に係る半導体発光素子の第2天施例の断面図、第5図は本発明に係る半導体発光素子の第3天施例の断面図、第6図は本発明に係る半導体発光素子の第4天施例の断面図、第7図は本発明に係る半導体発光素子の第5

発明の効果

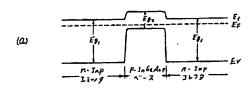
本発明は、ペース層(活性層)に対して独立に 設けたグラフト・ペース層あるいはペース電極に よってペース電流を制御することでレーザー発光 位置を変位させることができる。このことは、一

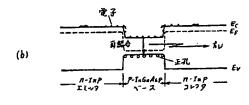
実施例の断面図である。

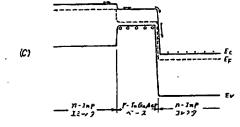
201 (202) ……コレクタ層、203,203 ……ベース層(活性層)、204……エミッタ層、205,206……グラフト・ベース層、207 ……コレクタ電極、208……エミッタ電極、209……ベース電極1、210……ベース電極2、211……絶緑膜、212,213……光共振装置、314……コレクタ電圧、315……負荷抵抗、316……ペース電圧1、317……ペース電圧2、318……信号電圧、319,320……レーザー発光位置、421,624……電流阻止層(電流狭窄層)、522,523……多層膜(光共振装置)、725,726……光導波路層。

代理人の氏名 弁理士 中 尾 敏 男 ほか1名

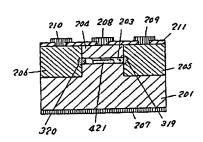
新 1 図



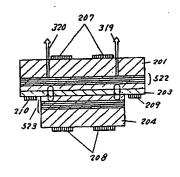




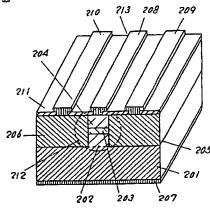
77 4 22



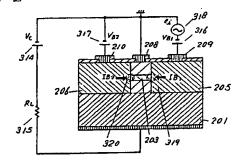
725 5 (ZE)



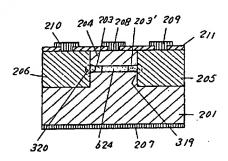
荔 2 図



郭 3 ②



第 6 图



第 7 図

